

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2004-298404

(P2004-298404A)

(43) 公開日 平成16年10月28日(2004.10.28)

(51) Int.Cl.⁷

A61B 1/00

A61B 1/04

F I

A61B 1/00

300D

A61B 1/04

372

テーマコード (参考)

4C061

審査請求 未請求 請求項の数 5 O L (全 19 頁)

(21) 出願番号 特願2003-94997 (P2003-94997)

(22) 出願日 平成15年3月31日 (2003.3.31)

(71) 出願人 000000527

ペンタックス株式会社

東京都板橋区前野町2丁目36番9号

(74) 代理人 100078880

弁理士 松岡 修平

(72) 発明者 谷 信博

東京都板橋区前野町2丁目36番9号 ペ

ンタックス株式会社内

Fターム(参考) 4C061 BB02 CC06 LL02 MM05 NN01

SS05 SS10 TT01 WW17

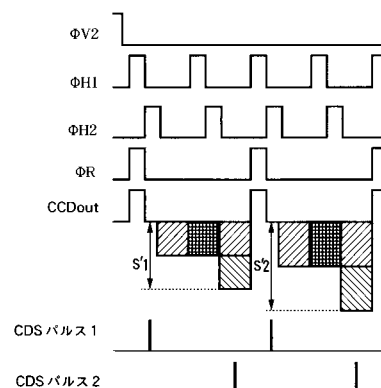
(54) 【発明の名称】 自家蛍光内視鏡装置

(57) 【要約】

【課題】 通常観察画像と蛍光画像を同時に観察可能であり、さらに、イメージインテンシファイアを使用せずにダイナミックレンジの高い蛍光画像が得られる、自家蛍光内視鏡装置を提供することである。

【解決手段】 励起光が照射されている時は、隣接する複数の受光セルに蓄積された電荷を垂直及び／または水平方向に加算するように撮像手段を制御する制御手段を有し、制御手段が電荷を加算する受光セルの個数は1つのカラー画素を演算する為に使用される受光セル個数の整数倍であるようにする構成とすることにより、上記問題を解決した。

【選択図】 図14



【特許請求の範囲】

【請求項 1】

カラー CCD を含む撮像手段を備えた電子内視鏡と、
前記電子内視鏡の観察対象に励起光を照射可能な光源と、
前記電子内視鏡からの画像信号を処理する画像処理手段と、
前記励起光が照射されている時は、隣接する複数の受光セルに蓄積された電荷を垂直及び／または水平方向に加算するように前記撮像手段を制御する制御手段であって、電荷を加算する受光セルの個数を 1 つのカラー画素を演算する為に使用される受光セル個数の整数倍であるようにするものと、
を有することを特徴とする、自家蛍光内視鏡装置。

10

【請求項 2】

前記撮像手段は、前記カラー CCD の出力を前記画像信号に変換する相関二重サンプリング回路を有し、
前記制御手段は、
前記カラー CCD の電荷検出アンプに入力するリセットパルスを入力タイミングと、前記相関二重サンプリング回路に入力するサンプルホールドパルスを入力タイミングを制御することによって、隣接する複数の受光セルに蓄積された電荷を水平方向に加算することを特徴とする、請求項 1 に記載の自家蛍光内視鏡装置。

【請求項 3】

前記制御手段は、
カラー CCD 上で水平方向に電荷の転送が複数回行なわれている間に、前記電荷検出アンプに 1 回リセットパルスを送るよう、前記電荷検出アンプを制御し、
前記リセットパルスが入力された直後と次のリセットパルスが入力される直前の前記カラー CCD の出力の差分を前記相関二重サンプリング回路が取るように、前記相関二重サンプリング回路を制御する、
ことによって水平方向に並ぶ複数の受光セルに蓄積された電荷が加算されるようにすることを特徴とする、請求項 2 に記載の自家蛍光内視鏡装置。

20

【請求項 4】

前記制御手段は、垂直方向の電荷の転送を複数回連続して行い、垂直方向の電荷の転送を連続して行っている間は水平方向の電荷の転送を行なわないように、前記カラー CCD を制御することによって垂直方向に並ぶ複数の単位セルに蓄積された電荷が加算されるようにすることを特徴とする、請求項 1 から請求項 3 のいずれかに記載の自家蛍光内視鏡装置。

30

【請求項 5】

前記電子内視鏡は、前記カラー CCD のカラーフィルタの繰り返し数情報が記憶された記憶手段を有し、
前記制御手段は、
前記記憶手段から前記繰り返し数情報を読み取り、
前記繰り返し数情報から 1 つのカラー画素を構成する受光セル個数を算出することを特徴とする、請求項 1 から請求項 4 のいずれかに記載の自家蛍光内視鏡装置。

40

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、励起光を生体に照射することによって発生する蛍光を蛍光画像として観察する、自家蛍光内視鏡装置に関する。

【0002】

【特許文献 1】特開平 9 - 70384 号

【従来の技術】

紫外光等の特定の波長の光（励起光）を生体に照射することによって、生体は蛍光を発する（自家蛍光）。がん細胞等の異常部位は、この自家蛍光による蛍光の量が少なくなるこ

50

とが知られている。従来より、上記原理を利用した自家蛍光観察用内視鏡装置が利用されている。このような内視鏡装置は、白色光と励起光の両方を生体に照射可能な光源装置を備えている。すなわち、白色光が生体に照射されている時には通常の内視鏡観察が行なわれ、励起光が生体に照射されている時には蛍光画像観察が行なわれる。また、内視鏡装置に使用する内視鏡を電子内視鏡とし、光源装置によって照射される光の種類を周期的に切り換える構成が利用されている。このような装置を用いると、通常観察画像と蛍光観察画像の両方を同時にモニタ上に表示させることができる。

【 0 0 0 3 】

しかしながら、生体が発光する蛍光は微量であるため、蛍光画像のダイナミックレンジは通常観察画像のそれよりも非常に小さいもの（例えば 1 / 1 0 未満）となり、不明瞭な画像であった。

10

【 0 0 0 4 】

そこで、特許文献 1 に記載のもののように、固体撮像素子（C C D）と対物光学系の間にイメージンテンシファイアを設置する構成が考案されている。すなわち、蛍光観察時には、イメージンテンシファイアによって C C D の受光面に入射する光の光量を増幅する。この結果、ダイナミックレンジの高い蛍光画像が得られる。しかしながら、内視鏡の先端に内蔵できるほど小型のイメージンテンシファイアを使用するため、特許文献 1 に記載の内視鏡装置は高価なものとなっていた。

【 0 0 0 5 】

【 発明が解決しようとする課題 】

20

上記の問題を解決するため、本発明は、通常観察画像と蛍光画像を同時に観察可能であり、さらに、イメージンテンシファイアを使用せずにダイナミックレンジの高い蛍光画像が得られる、自家蛍光内視鏡装置を提供することを目的とする。

【 0 0 0 6 】

【 課題を解決するための手段 】

上記の目的を達成するため、本発明の自家蛍光内視鏡装置は、励起光が照射されている時は、隣接する複数の受光セルに蓄積された電荷を垂直及び／または水平方向に加算するように撮像手段を制御する制御手段を有する。制御手段は、電荷を加算する受光セルの個数は 1 つのカラー画素を演算する為に使用される受光セル個数の整数倍であるようにする。

【 0 0 0 7 】

30

蛍光画像の各画素の輝度は電荷の量が大きくなるほど高くなる。従って、本発明によれば、複数の単位セルに蓄積された電荷を加算して得られた電荷から蛍光画像の各画素の輝度を演算できるため、蛍光画像の輝度を増幅させることができる。

【 0 0 0 8 】

また、カラー C C D には互いに透過特性の異なる複数種類のカラーフィルタが取り付けられている。通常観察時には、異なる種類のカラーフィルタが取り付けられた複数の受光セルの出力を D S P 等で合成して 1 つのカラー画素の画像情報を得る。本発明は、電荷を加算する受光セルの個数を 1 つのカラー画素を演算する為に使用される受光セル個数の整数倍であるようにする構成としている。このような構成とすることにより、カラーフィルタの透過特性の違いによって生じる蛍光画像の濃淡むらを防止する。

40

【 0 0 0 9 】

【 発明の実施の形態 】

以下に、本発明の実施の形態を図面を用いて詳細に説明する。図 1 は、本発明の実施形態の内視鏡装置を模式的に示したものである。本実施形態の内視鏡装置 1 は、電子内視鏡（電子スコープ）1 0 0 と、電子内視鏡用プロセッサ 2 0 0 と、モニタ 3 0 0 と、を有する。電子内視鏡 1 0 0 は、対物光学系 1 0 1 と、ライトガイドファイババンドル 1 0 2 と、C C D ユニット 1 1 0 と、ドライバ回路 1 0 4 と、相関二重サンプリング回路（C D S）1 0 5 と、E E P R O M 1 0 6 と、を有する。電子内視鏡用プロセッサ 2 0 0 は、M P U 2 0 1 と、光源ユニット 2 0 2 と、D S P 2 0 3 と、メモリ 2 0 4 と、A / D コンバータ 2 0 5 と、D / A コンバータ 2 0 6 と、クロック発生回路 2 0 7 と、を有する。

50

【 0 0 1 0 】

光源ユニット 2 0 2 は、電子内視鏡 1 0 0 の観察対象である生体を照射する為の照明光を生成する。光源ユニット 2 0 2 は、所謂面順次方式によって、照明光の種類を周期的に切り換える。すなわち、光源ユニット 2 0 2 は、通常観察用の白色光と、蛍光観察用の励起光である紫外光とを所定時間おきに交互に照射する。なお、光源ユニット 2 0 2 が照明光の種類を切り換える周期は、M P U 2 0 1 によって制御される。

【 0 0 1 1 】

照明光は、ライトガイドファイババンドル 1 0 2 のライトガイド基端 1 0 2 a に入射する。ライトガイド基端 1 0 2 a に入射した照明光は、ライトガイドファイババンドル 1 0 2 を通って、ライトガイドファイババンドル 1 0 2 のライトガイド遠位端 1 0 2 b から放射される。ライトガイド遠位端 1 0 2 b は、電子内視鏡 1 0 0 の挿入管 1 0 3 の挿入管先端 1 0 3 a に配置されている。

10

従って、挿入管先端 1 0 3 a 近傍の生体 B は照明光によって照射される。

【 0 0 1 2 】

照明された生体 B は、対物光学系 1 0 1、C C D ユニット 1 1 0 および C D S 1 0 5 によって撮像される。ドライバ回路 1 0 4 が C C D ユニット 1 1 0 と C D S 1 0 5 とに制御パルスを送信することによって、上記撮像が行なわれるタイミングは制御される。また、M P U 2 0 1 は、ドライバ回路 1 0 4 による制御パルス送信のタイミングを制御する。すなわち、C C D ユニット 1 1 0 および C D S 1 0 5 による撮像のタイミングは M P U 2 0 1 によって制御される。なお、C C D ユニット 1 1 0 および C D S 1 0 5 による撮像方法については後述する。

20

【 0 0 1 3 】

撮像された生体 B の画像信号は、C D S 1 0 5 から A / D コンバータ 2 0 5 に送られる。なお、本実施形態においては、1 フレームの画像の撮像が単一種類の照明光が照射されている間に行なわれる。すなわち、C D S 1 0 5 からは、白色光によって照射された生体 B を撮像した通常観察画像の信号と、励起光によって照射された生体 B を撮像した蛍光観察画像の信号とが、交互に出力される。

【 0 0 1 4 】

A / D コンバータ 2 0 5 は、C D S 1 0 5 からの画像信号を離散化してデジタル画像信号に変換する。A / D コンバータ 2 0 5 によって変換されたデジタル画像信号は、D S P 2 0 3 に送られる。

30

【 0 0 1 5 】

D S P 2 0 3 は、デジタル映像信号を処理してデジタル画像データを生成する。また、D S P 2 0 3 は、生成されたデジタル画像データに γ 補正等の処理を加える。γ 補正等の処理を加えられたデジタル画像データはメモリ 2 0 4 に保存される。D S P 2 0 3 は通常観察画像のデジタル画像データと、蛍光観察画像のデジタル画像データとを、それぞれメモリ 2 0 4 の異なる領域に保存する。

【 0 0 1 6 】

また、D S P 2 0 3 は、メモリ 2 0 4 から通常観察画像のデジタル画像データと、蛍光観察画像のデジタル画像データとを読み出して合成して合成デジタル画像データを生成する。合成デジタル画像データは、D / A コンバータ 2 0 6 に送る。D / A コンバータ 2 0 6 は、合成デジタル画像データをアナログ化してアナログ画像信号とし、ビデオエンコーダ（不図示）にてこのアナログ画像信号をアナログビデオ信号に変換する。アナログビデオ信号は、モニタ 3 0 0 に送られる。

40

【 0 0 1 7 】

以上のプロセスによって、通常観察画像と蛍光観察画像とがモニタ 3 0 0 上に表示されるようになる。なお、D S P 2 0 3、A / D コンバータ 2 0 5、および D / A コンバータ 2 0 6 による各種処理は、M P U 2 0 1 によって制御される。また、メモリ 2 0 4 は、M P U 2 0 1 のワークメモリとしても使用される。

【 0 0 1 8 】

50

EEPROM 106には、電子内視鏡のCCDユニット110の情報が記憶されている。MPU 201は、EEPROM 106からCCDユニット110の情報を読み取る。この情報は、DSP 203、ドライブ回路104、CDS 105の制御の為に使用される。

【0019】

クロック発生回路207は、MPU 201、DSP 203、およびD/Aコンバータ206に垂直同期信号を供給する。MPU 201は、光源ユニット202、ドライバ回路104、およびA/Dコンバータ205を制御するための制御信号を垂直同期信号を用いて生成する。すなわち、この制御信号によって、光源ユニット202による照明光の切り替えタイミング、CCDユニット110による1フレーム分の画像の撮像開始はともに、垂直同期信号に同期するようになる。また、DSP 203は、A/Dコンバータ205の生成するデジタル画像信号のどの部分が1フレームに相当するのかを、垂直同期信号を用いて判断する。 10

【0020】

本実施形態のCCDユニット110の構造を図2に示す。本実施形態のCCDユニット110はフレームトランスファ型カラーCCD 111と、電荷検出アンプ(FDA) 112と、バッファBと、を有する。フレームトランスファ型カラーCCD 111は、受光部111aと、水平転送CCD(HCCD) 111b、第1垂直転送パルス入力端子IV1、第2垂直転送パルス入力端子IV2、第1水平転送パルス入力端子IH1、第2水平転送パルス入力端子IH2、を有する。

【0021】

受光部111aには、対物光学系101(図1)による光学像が結像する。また、図2に示されるように、受光部111aには受光セル111dが垂直方向(図2上下方向)M行、水平方向N列の格子状に配列されている。HCCD 111bは、受光部111aの水平方向に延びる一辺111f(図2中下端)に隣接して形成されている。 20

【0022】

HCCD 111bには、N個の水平転送セル111eが水平方向に1列に並んでいる。水平転送セル111eのそれぞれは、受光部111aの一辺111f上に並ぶ受光セル111dを介して垂直方向の受光セル111d群の各行と1対1の関係を成している。また、HCCD 111bの一端111g(図2中左端)に隣接する水平転送セル111eは、FDA 112と接続されている。 30

【0023】

第1垂直転送パルス入力端子IV1、第2垂直転送パルス入力端子IV2、第1水平転送パルス入力端子IH1、第2水平転送パルス入力端子IH2には、ドライバ回路104(図1)からの転送パルスが送信される。第1垂直転送パルス入力端子IV1および第2垂直転送パルス入力端子IV2は、受光セル111dのそれぞれと接続されている。また、第1水平転送パルス入力端子IH1および第2水平転送パルス入力端子IH2は、水平転送セル111eのそれぞれと接続されている。

【0024】

図2に示したCCDユニット110において、第1垂直転送パルス入力端子IV1および第2垂直転送パルス入力端子IV2に垂直転送パルスが送られると、受光部111aの受光セル111dのそれぞれに蓄積された電荷は、その受光セルと垂直方向HCCD 111b向きに隣接する受光セル111dに転送される。受光部111aの一辺111f上に並ぶ受光セル111dに蓄積された電荷は、水平転送セル111eに転送される。なお、本実施形態においては、2相転送電極方式により電荷が垂直方向に転送される構成となっているが、単相転送電極方式、3相転送電極方式、4相転送電極方式等、他の方式により電荷が垂直方向に転送される構成としてもよい。なお、これらの電荷の転送方式は公知であるため、説明は省略する。 40

【0025】

また、第1水平転送パルス入力端子IH1および第2水平転送パルス入力端子IH2に水平転送パルスが送られると、HCCD 111bの水平転送セル111eのそれぞれに転送 50

され蓄積された電荷は、その水平転送セル 1 1 1 e と水平方向 F D A 1 1 2 向きに隣接する水平転送セル 1 1 1 e または F D A 1 1 2 に転送される。H C C D 1 1 1 b の一端 1 1 1 g に隣接する水平転送セル 1 1 1 e に転送されて蓄積された電荷は、F D A 1 1 2 に転送される。なお、本実施形態においては、2 相転送電極方式により電荷が垂直方向に転送される構成となっているが、単相転送電極方式、3 相転送電極方式、4 相転送電極方式等、他の方式により電荷が水平方向に転送される構成としてもよい。

【0026】

F D A 1 1 2 に転送された電荷は、リセットパルスが入るまで、水平転送パルスが送られるごとに加算蓄積され続ける。また、F D A 1 1 2 は、蓄積された電荷を電圧信号に変換する。リセットパルスが入力されると、F D A 1 1 2 に蓄積された電荷が放電されて、F D A 1 1 2 の出力する信号電圧がリセットされる。バッファ B は、F D A 1 1 2 の出力する電圧信号を増幅して C D S 1 0 5 (図 1) に出力する。

10

【0027】

C D S 1 0 5 は、C C D ユニット 1 1 0 からの出力電圧 (C C D 出力) を適度なタイミングでサンプリングする。すなわち、リセットパルスが F D A 1 1 2 に入力された直後と、次のリセットパルスが入力される直前でバッファからの出力電圧をサンプリングする。C D S 1 0 5 は、2 回のサンプリングで得られた出力電圧の差分をとり、この差分を A / D コンバータ 2 0 5 に出力する。C D S 1 0 5 の出力は、リセットパルスの入力直前に C C D ユニット 1 1 0 から出力された電圧から、1 / f 雑音やリセットパルス雑音を取り除いたものとなる。

20

【0028】

図 2 に示されるように、本実施形態の C C D 1 1 1 はフレームトランスファ型 C C D であるが、フレームトランスファ型 C C D の代わりにインターライントランスファ型 C C D を使用する構成としてもよい。インターライン型 C C D を使用した C C D ユニットの 1 例を図 3 に示す。C C D ユニット 1 1 1 0 は、インターライン型 C C D 1 1 1 1 と、F D A 1 1 1 2 と、バッファ B を有する。インターライン型 C C D 1 1 1 1 は、受光部列 1 1 1 1 a と、H C C D 1 1 1 1 b、垂直 C C D (V C C D) 1 1 1 1 h、第 1 垂直転送パルス入力端子 I V 1 1、第 2 垂直転送パルス入力端子 I V 1 2、第 1 水平転送パルス入力端子 I H 1 1、第 2 水平転送パルス入力端子 I H 1 2、を有する。

30

【0029】

受光部列 1 1 1 1 a は、垂直方向に並ぶ受光セル 1 1 1 1 d の列である。1 列の受光部列 1 1 1 1 a には M 個の受光セル 1 1 1 1 d が含まれる。また、受光部列 1 1 1 1 a は水平方向に N 列配列されている。1 列の受光部列 1 1 1 1 a の一水平方向には、垂直 C C D (V C C D) 1 1 1 1 h が隣接している。V C C D 1 1 1 1 h は、垂直方向に並ぶ垂直転送セル 1 1 1 1 i の列である。1 列の V C C D 1 1 1 1 h には M 個の垂直転送セル 1 1 1 1 i が含まれる。V C C D 1 1 1 1 h の垂直転送セル 1 1 1 1 i のそれぞれは、隣接する受光部列 1 1 1 1 a の受光セル 1 1 1 1 d のそれぞれと 1 対 1 の関係を成している。V C C D 1 1 1 1 h はマスク等によって常時遮蔽されており、C C D 1 1 1 1 に入射した光束が V C C D 1 1 1 1 h に入らないようになっている。すなわち、C C D 1 1 1 1 に入射した光束は、受光セル 1 1 1 1 d のみによって受光され、受光光量に応じた電荷が蓄積される。

40

受光セル 1 1 1 1 d のそれぞれに蓄積された電荷は、後述の電荷転送動作に応じて予め隣接する垂直転送セル 1 1 1 1 i に移動させられる。

【0030】

H C C D 1 1 1 1 b は、V C C D 1 1 1 1 h の一端 1 1 1 1 f (図 3 中下端) に隣接して形成されている。H C C D 1 1 1 1 b には、N 個の水平転送セル 1 1 1 e が水平方向に 1 列に並んでいる。水平転送セル 1 1 1 e のそれぞれは、1 1 1 1 f 上に配置された垂直転送セル 1 1 1 1 i を介してそれぞれの V C C D 1 1 1 1 h と 1 対 1 の関係を成している。また、H C C D 1 1 1 1 b の一端 1 1 1 1 g (図 3 中左端) に隣接する水平転送セル 1 1 1 e は、F D A 1 1 1 2 と接続されている。

50

【 0 0 3 1 】

フレームトランスファ型 C C D と同様、第 1 垂直転送パルス入力端子 I V 1 1、第 2 垂直転送パルス入力端子 I V 1 2、第 1 水平転送パルス入力端子 I H 1 1、第 2 水平転送パルス入力端子 I H 1 2 には、ドライバ回路 1 0 4 (図 1) からの転送パルスが送信される。第 1 垂直転送パルス入力端子 I V 1 1 および第 2 垂直転送パルス入力端子 I V 1 2 は、受光セル 1 1 1 1 d のそれぞれと接続されている。また、第 1 水平転送パルス入力端子 I H 1 1 および第 2 水平転送パルス入力端子 I H 1 2 は、水平転送セル 1 1 1 1 e のそれぞれと接続されている。

【 0 0 3 2 】

図 3 に示した C C D ユニット 1 1 1 0 において、第 1 垂直転送パルス入力端子 I V 1 1 および第 2 垂直転送パルス入力端子 I V 1 2 に垂直転送パルスが送られると、V C C D 1 1 1 1 h の垂直転送セル 1 1 1 1 i のそれぞれに転送され蓄積された電荷は、その垂直転送セルと垂直方向 H C C D 1 1 1 b 向きに隣接する垂直転送セル 1 1 1 1 i または水平転送セル 1 1 1 1 e に移動する。V C C D 1 1 1 1 h の一端 1 1 1 1 f 上に並ぶ垂直転送セル 1 1 1 1 i に転送され蓄積された電荷は、水平転送セル 1 1 1 1 e に転送される。なお、図 3 に示した一例においては、2 相転送電極方式により電荷が垂直方向に転送される構成となっているが、単相転送電極方式、3 相転送電極方式、4 相転送電極方式等、他の方式により電荷が垂直方向に転送される構成としてもよい。

【 0 0 3 3 】

また、第 1 水平転送パルス入力端子 I H 1 1 および第 2 水平転送パルス入力端子 I H 1 2 に水平転送パルスが送られると、H C C D 1 1 1 1 b の水平転送セル 1 1 1 1 e のそれぞれに転送され蓄積された電荷は、その水平転送セル 1 1 1 1 e と水平方向 F D A 1 1 1 2 向きに隣接する水平転送セル 1 1 1 1 e または F D A 1 1 1 2 に移動する。H C C D 1 1 1 1 b の一端 1 1 1 1 g に隣接する水平転送セル 1 1 1 1 e に転送され蓄積された電荷は、F D A 1 1 1 2 に転送される。。なお、本実施形態においては、2 相転送電極方式により電荷が垂直方向に転送される構成となっているが、単相転送電極方式、3 相転送電極方式、4 相転送電極方式等、他の方式により電荷が水平方向に転送される構成としてもよい。

【 0 0 3 4 】

以上のように、インターライン型 C C D を使用する場合であっても、垂直転送パルスと水平転送パルスを C C D に入力することにより、受光セルに蓄積された電荷を F D A に送ることができる。なお、F D A 1 1 1 2 及びバッファ B の動作は図 2 に示した C C D ユニットと同一の構成であるため、説明は省略する。

【 0 0 3 5 】

本実施形態における、蛍光画像と通常観察画像の画像処理手順を以下に説明する。なお、以下の説明は、図 2 に示したフレームトランスファ型 C C D を使用した電子内視鏡を想定したものであるが、インターライン型 C C D を使用する場合であっても同様の手順によって処理が行なわれる。図 4 は、本実施形態における電子内視鏡プロセッサ 2 0 0 のメインフローである。なお、図 4 の動作フローは、メモリ 2 0 4 に保存されたプログラムを M P U 2 0 1 が実行することによって実施される。本フローが開始すると、最初にステップ S 1 0 1 が実行される。

【 0 0 3 6 】

ステップ S 1 0 1 では、M P U 2 0 1 は、電子内視鏡 1 0 0 の電源が投入されているかどうかのチェックを行なう。電子内視鏡 1 0 0 の電源が投入されていないならば (S 1 0 1 : N O)、ステップ S 1 0 1 を引き続き実行する。一方、電子内視鏡 1 0 0 の電源が投入されていれば (S 1 0 1 : Y E S)、ステップ S 1 0 2 に進む。すなわち、ステップ S 1 0 1 では、電子内視鏡 1 0 0 の電源が投入されるまで待機する。

【 0 0 3 7 】

ステップ S 1 0 2 では、M P U 2 0 1 は、E E P R O M 1 0 6 の内容を読み取って、以下のステップで必要となる各種パラメータを変数に代入する。次いでステップ S 1 0 3 に進む。

10

20

30

40

50

【0038】

ステップS103では、通常観察画像の取り込みが行なわれる。次いで、ステップS104に進む。

【0039】

ステップS104では、蛍光画像の取り込みが行なわれる。次いで、ステップS105に進む。

【0040】

ステップS105では、ステップS103で取り込まれた通常観察画像と、ステップS104で取り込まれた蛍光画像とが合成される。合成された画像はビデオ信号に変換されて、モニタ300に出力される。次いで、ステップS106に進む。

10

【0041】

ステップS106では、MPU201は、電子内視鏡100の電源が投入されているかどうかのチェックを行なう。電子内視鏡100の電源が投入されていれば(S106:NO)、ステップS102に戻り、次のフレームの画像取り込みを行なう。電子内視鏡100の電源が投入されていなければ(S106:YES)、本フローを終了する。

【0042】

以上のように、本フローによれば、電源が投入されている間、通常観察画像と蛍光画像の両方が逐次取り込まれ、モニタ300に表示される。

【0043】

図5は、図4のステップS102で実行されるサブルーチンである。本サブルーチンが開始すると、ステップS201が実行される。ステップS201では、CCD111の受光部111aの受光セル111dの数をEEPROM106から読み取る。読み取られる受光セル111dの数は、受光セル111dが水平方向に並んでいる数および垂直方向に並んでいる数である。受光セル111dが水平方向に並んでいる数は変数Pnxに代入される。また、受光セル111dが垂直方向に並んでいる数は変数Pnyに代入される。前述のように、本実施形態においては、受光セル111dは水平N、垂直Mの格子状に配列されている。従って、変数PnxにはNが、また、変数PnyにはMがそれぞれ代入される。次いで、ステップS202に進む。

20

【0044】

ステップS202では、カラーCCDのカラーフィルタの繰り返し数がEEPROM106から読み取られる。

30

【0045】

図5に示したサブルーチンのステップS202の動作を以下に説明する。カラーCCDの受光セルには、複数色のカラーフィルタがモザイク状に設けられている。

【0046】

カラーフィルタの配列パターンの一例を図6に示す。図6は、補色市松配列のカラーフィルタのパターンを示したものである。補色市松配列においては、マゼンタ(Mg)、緑(G)、黄色(Ye)、シアン(Cy)の4色のカラーフィルタが使用される。通常観察画像を得る際には、各色のフィルタが設けられた受光セル1つずつ、計4つ(水平2個、垂直2個の格子状に配列されたもの)の受光セルが、デジタル画像における1画素(図6中において太線枠で囲まれた部分)をなす。ステップS202において、EEPROM106から読み取られるカラーフィルタの繰り返し数とは、デジタル画像における1画素に相当する受光セル群を構成する受光セルの数を、水平方向および垂直方向別にカウントしたものである。ステップS202では、水平方向の繰り返し数は変数Axに、垂直方向の繰り返し数は変数Ayに、それぞれ保存される。図6に示した1例に於いては、1画素が水平2個、垂直2個の受光セルで構成されるため、Axには2が、Ayには2が、それぞれ代入される。

40

【0047】

カラーフィルタの配列パターンの別例を図7に示す。図7は、RGBベイヤ配列のカラーフィルタのパターンを示したものである。RGBベイヤ配列においては、赤(R)、緑(G)

50

G)、青(B)の3色のカラーフィルタが使用される。通常観察画像を得る際には、赤色と青色のフィルタが設けられた受光セルが1つずつであり、緑色のフィルタが設けられた受光セルが2つの、計4つ(水平2個、垂直2個の格子状に配列されたもの)の受光セルが、デジタル画像における1画素(図7中において太線枠で囲まれた部分)をなす。図7に示した1例に於いては、1画素が水平2個、垂直2個の受光セルで構成されるため、 A_x には2が、 A_y には2が、それぞれ代入される。

【0048】

カラーフィルタの配列パターンの別例を図8に示す。図8は、RGBストライプ配列のカラーフィルタのパターンを示したものである。RGBストライプ配列においては、赤(R)、緑(G)、青(B)の3色のカラーフィルタが使用される。通常観察画像を得る際には、赤色、緑色、青色のフィルタが設けられた受光セルが1つずつの、計3つ(水平3個、垂直1個の格子状に配列されたもの)の受光セルが、デジタル画像における1画素(図8中において太線枠で囲まれた部分)をなす。図8に示した1例に於いては、1画素が水平3個、垂直1個の受光セルで構成されるため、 A_x には3が、 A_y には1が、それぞれ代入される。

10

【0049】

図5に示したサブルーチンに於いては、ステップS202実行後に、ステップS203に進む。ステップS203では、カラーフィルタの配列パターンの種別情報がEEPROM106より読み出される。読み出された種別情報は、補色市松配列なら0、ベイヤ配列なら1、ストライプ配列なら2、というように数値IDとして変数Ptに代入される。次いで、本サブルーチンを終了し、メインフロー(図4)のステップS103が実行される。

20

【0050】

図9は、図4のステップS103で実行されるサブルーチンである。本サブルーチンが開始すると、ステップS301が実行される。

【0051】

ステップS301では、変数Px、Pyにそれぞれ1が代入される。次いで、ステップS302に進む。

【0052】

ステップS302では、MPU201は、光源ユニット202を制御して、白色光が照射されるようにする。次いで、ステップS303に進む。

30

【0053】

ステップS303では、MPU201は、変数Px、Pyの値をドライバ回路104に送る。ドライバ回路104は、変数Px、Pyの値を用いて、CCDユニット110およびCDS105を制御するクロックパルスを出力する。次いで、ステップS304に進む。

【0054】

ステップS303を実行することによって、CDS105から1フレーム分の映像信号が出力される。ステップS304では、MPU201は、A/Dコンバータ205およびDSP203を制御して、この映像信号をデジタル画像データに変換し、メモリ205に保存する。なお、図5に示したサブルーチンで読み込まれた各種パラメータは、図9のステップS304でCDS105からの映像信号をデジタル画像データに変換する際に使用される。A/Dコンバータ205から出力される1フレーム分の離散化された信号は、画素データ $P(x, y)$ で表される($0 \leq x < P_{nx}$, $0 \leq y < P_{ny}$)。

40

【0055】

DSP203は、 $P(x, y)$ をRGB色分解したデジタル画像データ $R(x, y)$ 、 $G(x, y)$ 、 $B(x, y)$ に変換する。 $R(x, y)$ は、水平座標x、垂直座標yの画素の赤色成分の輝度値である。同様に、 $G(x, y)$ は、水平座標x、垂直座標yの画素の緑赤色成分の輝度値である。 $B(x, y)$ は、水平座標x、垂直座標yの画素の青色成分の輝度値である。

【0056】

CCD111のカラーフィルタが図6のような補色市松配列である場合、すなわちPt =

50

0 の時、 $R(x, y)$ 、 $G(x, y)$ 、 $B(x, y)$ は数 1 によって求められる。

【 0 0 5 7 】

【 数 1 】

$$0 \leq x < (P_{nx}-1)$$

$$0 \leq y < (P_{ny}-1)$$

$$\begin{pmatrix} R(x, y) \\ G(x, y) \\ B(x, y) \end{pmatrix} = \begin{pmatrix} Kr1 & Kr2 & Kr3 & Kr4 \\ Kg1 & Kg2 & Kg3 & Kg4 \\ Kb1 & Kb2 & Kb3 & Kb4 \end{pmatrix} = \begin{pmatrix} P(x, y) \\ P(x+1, y) \\ P(x, y+1) \\ P(x+1, y+1) \end{pmatrix}$$

10

【 0 0 5 8 】

マトリクス係数 $Kr1$ 、 $Kr2$ 、 $Kr3$ 、 $Kr4$ 、 $Kg1$ 、 $Kg2$ 、 $Kg3$ 、 $Kg4$ 、 $Kb1$ 、 $Kb2$ 、 $Kb3$ 、 $Kb4$ は、人間の視感度特性に合わせて調整される。また、上記マトリクス係数は、 $P(x, y)$ 、 $P(x+1, y)$ 、 $P(x, y+1)$ および $P(x+1, y+1)$ の画素データが生成された受光セルに設けられたカラーフィルタの種類によって異なる。以上のように、CCD111のカラーフィルタが図6のような補色市松配列である場合は、デジタル画像データの1画素分のデータは4つの受光セルに蓄積された電荷に相当する画素データから演算される。

20

【 0 0 5 9 】

CCD111のカラーフィルタが図7のようなベイヤ配列である場合、すなわち $P_t = 1$ の時、 $R(x, y)$ 、 $G(x, y)$ 、 $B(x, y)$ は数 2 によって求められる。なお、 R (赤色) フィルタが設けられている受光セルに水平方向に隣接するセルに設けられている緑色フィルタを G_r フィルタ、 B (青色) フィルタが設けられている受光セルに水平方向に隣接するセルに設けられている緑色フィルタを G_b フィルタと定義する。

30

【 0 0 6 0 】

【 数 2 】

$$0 \leq x < (P_{nx}-1)$$

$$0 \leq y < (P_{ny}-1)$$

$P(x, y)$ が生成された受光セルに R フィルタが設けられている場合

$$R(x, y) = P(x, y)$$

$$G(x, y) = [P(x, y-1) + P(x-1, y) + P(x+1, y) + P(x, y+1)] / 4$$

$$B(x, y) = [P(x-1, y-1) + P(x+1, y-1) + P(x-1, y+1) + P(x+1, y+1)] / 4$$

10

$P(x, y)$ が生成された受光セルに G r フィルタが設けられている場合

$$R(x, y) = [P(x-1, y) + P(x+1, y)] / 2$$

$$G(x, y) = P(x, y)$$

$$B(x, y) = [P(x, y-1) + P(x, y+1)] / 2$$

$P(x, y)$ が生成された受光セルに G b フィルタが設けられている場合

20

$$R(x, y) = [P(x, y-1) + P(x, y+1)] / 2$$

$$G(x, y) = P(x, y)$$

$$B(x, y) = [P(x-1, y) + P(x+1, y)] / 2$$

$P(x, y)$ が生成された受光セルに B フィルタが設けられている場合

$$R(x, y) = [P(x-1, y-1) + P(x+1, y-1) + P(x-1, y+1) + P(x+1, y+1)] / 4$$

30

$$G(x, y) = [P(x, y-1) + P(x-1, y) + P(x+1, y) + P(x, y+1)] / 4$$

$$B(x, y) = P(x, y)$$

【 0 0 6 1 】

以上のように、C C D 1 1 1 のカラーフィルタが図 8 のような R G B ベイヤ配列である場合は、デジタル画像データの 1 画素分のデータは 4 つの受光セルに蓄積された電荷に相当する画素データから演算される。

【 0 0 6 2 】

C C D 1 1 1 のカラーフィルタが図 8 のようなストライプ配列である場合、すなわち $P_t = 2$ の時、 $R(x, y)$ 、 $G(x, y)$ 、 $B(x, y)$ は数 3 によって求められる。

【 0 0 6 3 】

【 数 3 】

40

$$0 \leq x < (P_{nx}-1)$$

$$0 \leq y < (P_{ny}-1)$$

$P(x, y)$ が生成された受光セルにRフィルタが設けられている場合

$$R(x, y) = P(x, y)$$

$$G(x, y) = P(x+1, y)$$

$$B(x, y) = P(x-1, y)$$

10

$P(x, y)$ が生成された受光セルにGフィルタが設けられている場合

$$R(x, y) = P(x-1, y)$$

$$G(x, y) = P(x, y)$$

$$B(x, y) = P(x+1, y)$$

20

$P(x, y)$ が生成された受光セルにBフィルタが設けられている場合

$$R(x, y) = P(x+1, y)$$

$$G(x, y) = P(x-1, y)$$

$$B(x, y) = P(x, y)$$

【0064】

以上のように、CCD111のカラーフィルタが図9のようなストライプ配列である場合は、デジタル画像データの1画素分のデータは3つの受光セルに蓄積された電荷に相当する画素データから演算される。

30

【0065】

次いで、図9のサブルーチンを終了し、メインフロー(図4)のステップS104が実行される。

【0066】

図9のステップS303において、MPU201から P_x と P_y が送られたときの、ドライバ回路104、CCD105、CCDユニット110の挙動を以下に説明する。図10は、MPU201から P_x と P_y が送られたときの、ドライバ回路104の出力信号を示すタイムチャートである。

【0067】

$\Phi V1$ は、第1垂直転送パルス入力端子IV1に送られる垂直転送パルスのタイムチャートである。 $\Phi V2$ は、第2垂直転送パルス入力端子IV2に送られる垂直転送パルスのタイムチャートである。 $\Phi H1$ は、第1水平転送パルス入力端子IH1に送られる水平転送パルスのタイムチャートである。 $\Phi H2$ は、第2水平転送パルス入力端子IH2に送られる水平転送パルスのタイムチャートである。 ΦR は、FDA112に送られるリセットパルスである。

40

【0068】

図10に示されるように、第1垂直転送パルス入力端子IV1と第2垂直転送パルス入力端子IV2に1回ずつパルスを送って電荷を1段HCCD111bに向かって移動させ、次いで $\Phi H1$ 、 $\Phi H2$ にパルスを複数回送ってHCCD111bの電荷をFDA112に

50

送り込む。同様に、第1垂直転送パルス入力端子I V 1と第2垂直転送パルス入力端子I V 2に1回ずつパルスを送った後に、リセットパルスをF D A 1 1 2に複数回送ることにより、C C Dユニット1 1 0からC D Sに信号が送られる。

【0069】

上記のチャートに従って第1垂直転送パルス入力端子I V 1と第2垂直転送パルス入力端子I V 2にパルスを入力すると、水平転送セル1 1 1 e (図2)の各々には受光セル1 1 1 dの1個分の電荷が転送される。

【0070】

図11は、図10における時間aのタイムチャートである。なお、時間aは、 $\phi V 2$ のパルスが立ち下がる直前から、 $\phi H 1$ 、 $\phi H 2$ 、 ϕR のパルスが数回入力された時刻までの間の時間である。図11に示されるように、リセットパルスの入力、第1水平転送パルス入力端子I H 1へのパルス入力に同期して行なわれる。また、C D Sパルス1とC D Sパルス2は、ドライバ回路104からC D S 105に入力されるパルスを示すタイミングチャートである。

C D S 105は、C D Sパルス1入力端子に第1サンプルホールドパルスが入力された時のC C D出力と、その直後にC D Sパルス2入力端子に第2サンプルホールドパルスが入力された時のC C D出力との差分を取る。第1サンプルホールドパルスは、リセットパルスが立ち下がった直後に入力される。また、第2サンプルホールドパルスは、次のリセットパルスが立ち上がる直前に入力される。第2水平転送パルス入力端子I H 2へのパルスが立ち下がると、水平転送セル1 1 1 eから電荷が移動する。また、リセットパルスが立ち上がると、F D A 1 1 2に転送され蓄積された電荷のクリアが開始される。また、バッファBは、F D A 1 1 2に蓄積されている電荷の量に応じたC C D出力を生成する。従って、C D S 105が、C D Sパルス1入力端子にサンプルホールドパルスが入力された時のC C D出力と、その直後にC D Sパルス2入力端子にサンプルホールドパルスが入力された時のC C D出力との差分を取ることによって、F D A 1 1 2に蓄積されている電荷の量を算出可能である。すなわち、C D S 105は、図11におけるS 1、S 2、S 3、S 4に相当する出力を生成し、A / Dコンバータ205に送る。また、図11のタイムチャートにおいては、第1水平転送パルス入力端子I H 1へのパルス1回につき、リセットパルスが1回入力されるようになっている。従って、図11におけるS 1、S 2、S 3、S 4のそれぞれは、1個の水平転送セル1 1 1 eに蓄積された電荷に相当する出力値である。さらに、水平転送セル1 1 1 eの各々には受光セル1 1 1 dの1個分の電荷が転送されているので、図11におけるS 1、S 2、S 3、S 4のそれぞれは、1個の受光セル1 1 1 dに蓄積された電荷に相当する出力である。

【0071】

以上のように図10及び11に記載のタイミングで各種パルスをC C Dユニット1 1 0やC D S 105に入力することによって、C D S 105からは各受光セル1 1 1 dに蓄積された電荷に相当する出力が順番に出力される。

【0072】

図12は、図4のステップS 104で実行されるサブルーチンである。本サブルーチンが開始すると、ステップS 401が実行される。

【0073】

ステップS 401では、変数P xに水平方向の画素加算数が、P yに垂直方向の画素加算数がそれぞれ代入される。画素加算数とは、通常観察画像の1画素を演算する為に使用される受光セル群を、1画素の蛍光画像を生成するためにいくつ必要とするかを設定するパラメータである。例えば、P x = 2、P y = 3ならば、受光セル群が水平方向に2列、垂直方向に3行並べられた、6つの受光セル群の輝度の合計値が、蛍光画像1画素の輝度となる。水平方向および垂直方向の画素加算数は、内視鏡装置1のオペレータが電子内視鏡用プロセッサ200を操作することによって設定される。

【0074】

前述のように、カラーC C D 1 1 1の受光セル1 1 1 dには、複数種類のカラーフィルタ

10

20

30

40

50

が設けられている。蛍光画像は一般に単色の濃淡画像である。従って、異なるフィルタが取り付けられた受光セルに同一光量の蛍光が入射しても、フィルタの投下特性の違いにより、各セルに蓄積される電荷数は異なる。したがって、蛍光画像の1画素分に相当する受光セルにおけるフィルタの比率と、通常観察画像の1画素を演算する為に使用される受光セル群におけるフィルタの比率とを等しく保たなければ、蛍光画像に濃淡むらが発生する。本実施形態においては、蛍光画像の1画素を構成する受光セルの水平方向の並び数を、通常観察画像の1画素を演算する為に使用される受光セルの水平方向の並び数の整数倍としている。同様に、蛍光画像の1画素を構成する受光セルの垂直方向の並び数を、通常観察画像の1画素を演算する為に使用される受光セルの垂直方向の並び数の整数倍としている。従って、蛍光画像の1画素分に相当する受光セルにおけるフィルタの比率と、通常観察画像の1画素分に相当する受光セルにおけるフィルタの比率とを等しく保たれる。次いで、ステップS402に進む。

10

【0075】

ステップS402では、MPU201は、光源ユニット202を制御して、紫外光が照射されるようにする。次いで、ステップS403に進む。

【0076】

ステップS403では、MPU201は、変数Pxの値と変数Axの値の積Bx、およびPyの値と変数Ayの値の積Byをドライバ回路104に送る。ドライバ回路104は、変数Bx、Byの値を用いて、CCDユニット110およびCDS105を制御するクロックパルスを出力する。次いで、ステップS404に進む。

20

【0077】

ステップS403を実行することによって、CDS105から1フレーム分の映像信号が出力される。ステップS404では、MPU201は、A/Dコンバータ205およびDSP203を制御して、この映像信号をデジタル画像データに変換し、メモリ205に保存する。なお、図5に示したサブルーチンで読み込まれた各種パラメータは、図12のステップS404でCDS105からの映像信号をデジタル画像データに変換する際に使用される。

【0078】

A/Dコンバータ205から出力される1フレーム分の離散化された信号は、 $P_{nx}/B_x \times P_{ny}/B_y$ 個の画素データ $P'(x, y)$ で表される($0 \leq x < P_{nx}/B_x$ 、 $0 \leq y < P_{ny}/B_y$)。DSP203は、 $P'(x, y)$ をデジタル画像データ $F(x, y)$ に変換する。 $F(x, y)$ は、水平座標x、垂直座標yの画素の輝度値である。

30

【0079】

$F(x, y)$ は数4によって求められる。

【0080】

【数4】

$$0 \leq x < (P_{nx}/B_x - 1)$$

$$0 \leq y < (P_{ny}/B_y - 1)$$

$$F(x, y) = P'(x, y)$$

40

【0081】

次いで、図12のサブルーチンを終了し、メインフロー(図4)のステップS105が実行される。

【0082】

図12のステップS403において、MPU201からBxとByが送られたときの、ドライバ回路104、CDS105、CCDユニット110の挙動を以下に説明する。図13は、MPU201からBxとByが送られたときの、ドライバ回路104の出力信号を示すタイムチャートである。

50

【 0 0 8 3 】

図 1 3 に示されるように、第 1 垂直転送パルス入力端子 I V 1 と第 2 垂直転送パルス入力端子 I V 2 に B y 回 (図 1 3 中では 2 回) ずつパルスを送って電荷を B y 段 H C C D 1 1 1 b に向かって移動させ、次いで $\Phi H 1$ 、 $\Phi H 2$ にパルスを複数回送って H C C D 1 1 1 b の電荷を F D A 1 1 2 に送り込む。同様に、第 1 垂直転送パルス入力端子 I V 1 と第 2 垂直転送パルス入力端子 I V 2 に B y 回ずつパルスを送った後に、リセットパルスを F D A 1 1 2 に複数回送ることにより、C C D ユニット 1 1 0 から C D S に信号が送られる。上記のチャートに従って第 1 垂直転送パルス入力端子 I V 1 と第 2 垂直転送パルス入力端子 I V 2 にパルスを入力すると、水平転送セル 1 1 1 e (図 2) の各々には受光セル 1 1 1 d の B y 個分の電荷が転送される。

10

【 0 0 8 4 】

図 1 4 は、図 1 3 における時間 b のタイムチャートである。なお、時間 b は、 $\Phi V 2$ の B y 個目のパルスが立ち下がる直前から、 $\Phi H 1$ 、 $\Phi H 2$ 、 ΦR のパルスが数回入力された時刻までの間の時間である。図 1 4 に示されるように、リセットパルスの入力、第 1 水平転送パルス入力端子 I H 1 へのパルス入力に同期して行なわれる。ただし、リセットパルスのそれぞれは、第 1 水平転送パルス入力端子 I H 1 へのパルスが B x 回 (図 1 4 中では 2 回) 入力される間に 1 回入力されるようになっている。C D S パルス 1 は、リセットパルスが立ち下がった直後に入力される。また、C D S パルス 2 は、次のリセットパルスが立ち上がる直前に入力される。第 2 水平転送パルス入力端子 I H 2 へのパルスが立ち下がると、水平転送セル 1 1 1 e から電荷が移動する。図 1 4 に示したタイムチャートにおいては、あるリセットパルスが立ち下がってから次のリセットパルスが立ち上がるまでの間に、第 2 水平転送パルス入力端子 I H 2 が B y 回入力される。従って、次のリセットパルスが立ち上がる直前には、B y 個の水平転送セル 1 1 1 e に転送され蓄積された電荷が加算されて F D A 1 1 2 に蓄積されるようになっている。この結果、C D S 1 0 5 は、図 1 4 における S ' 1、S ' 2 に相当する出力を生成し、A / D コンバータ 2 0 5 に送る。従って、図 1 4 における S ' 1、S ' 2 のそれぞれは、B y 個の水平転送セル 1 1 1 e に蓄積された電荷に相当する出力値である。さらに、水平転送セル 1 1 1 e の各々には受光セル 1 1 1 d の B x 個分の電荷が転送されているので、図 1 4 における S ' 1、S ' 2 のそれぞれは、水平 B x 個 / 垂直 B y 個格子状に配列された、B x x B y 個の受光セル 1 1 1 d に蓄積された電荷に相当する出力である。

20

30

【 0 0 8 5 】

以上のように図 1 3 及び 1 4 に記載のタイミングで各種パルスを C C D ユニット 1 1 0 や C D S 1 0 5 に入力することによって、C D S 1 0 5 からは、水平 B x 個 / 垂直 B y 個の格子状に並ぶ受光セル 1 1 1 d に蓄積された電荷が加算された値に相当する出力が順番に出力される。

【 0 0 8 6 】

以上のように、本実施形態によれば、イメージインテンシファイアを用いることなく、紫外光照射時に C C D 1 1 1 上に投影された像、すなわち蛍光画像の各画素の輝度を B x x B y 倍に増幅することができる。

【 0 0 8 7 】

40

【 発明の効果 】

以上のように、本発明の自家蛍光内視鏡装置によれば、イメージインテンシファイアを用いることなく、蛍光画像の輝度を増幅させることが可能である。

【 図面の簡単な説明 】

【 図 1 】 本発明の実施形態の内視鏡装置を模式的に示したものである。

【 図 2 】 本発明の実施形態の C C D ユニットのブロック図である。

【 図 3 】 インターライン型 C C D を使用した C C D ユニットのブロック図である。

【 図 4 】 本発明の実施形態における、電子内視鏡プロセッサのメイン動作フローである。

【 図 5 】 図 4 における、電子内視鏡プロセッサの M P U が電子内視鏡の E E P R O M の内容を読み取るためのサブルーチンを示したフローである。

50

【図 6】補色市松配列のカラーフィルタのパターンを示したものである。

【図 7】R G B ベイヤ配列のカラーフィルタのパターンを示したものである。

【図 8】R G B ストライプ配列のカラーフィルタのパターンを示したものである。本発明の実施形態において、各種制御信号の変移を示すタイムチャートである。

【図 9】図 4 における、電子内視鏡プロセッサが通常観察画像を取り込むためのサブルーチンを示したフローである。

【図 10】電子内視鏡用プロセッサの M P U から信号 P x と P y が送られたときの、電子内視鏡のドライバ回路の出力信号を示すタイムチャートである。

【図 11】図 10 における時間 a のタイムチャートである。

【図 12】図 4 における、電子内視鏡プロセッサが蛍光画像を取り込むためのサブルーチンを示したフローである。 10

【図 13】電子内視鏡用プロセッサの M P U から信号 B x と B y が送られたときの、電子内視鏡のドライバ回路の出力信号を示すタイムチャートである。

【図 14】図 13 における時間 b のタイムチャートである。

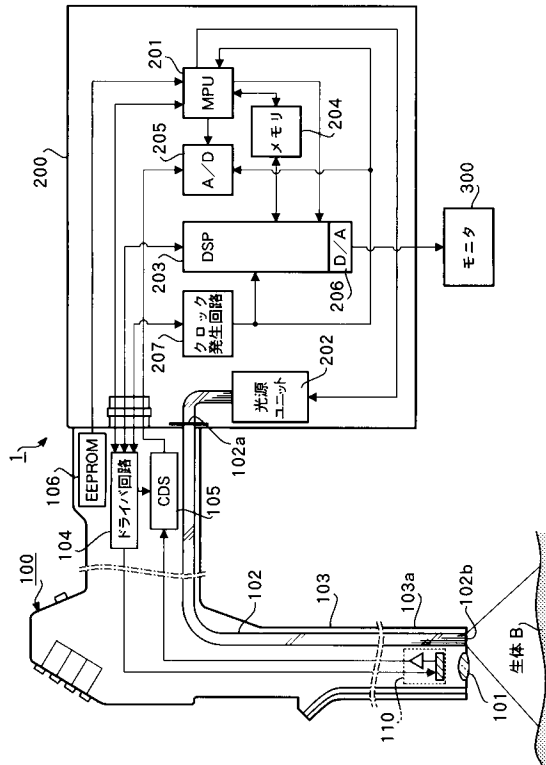
【符合の説明】

1	内視鏡装置
1 0 0	電子内視鏡
1 0 1	対物光学系
1 0 2	ライトガイドファイババンドル
1 0 4	ドライバ回路
1 0 5	C D S
1 0 6	E E P R O M
1 1 0	C C D ユニット
1 1 1	C C D
1 1 2	F D A
2 0 0	電子内視鏡用プロセッサ
2 0 1	M P U
2 0 2	光源ユニット
2 0 3	D S P
2 0 4	メモリ
2 0 5	A / D コンバータ
2 0 6	D / A コンバータ
2 0 7	クロック発生回路

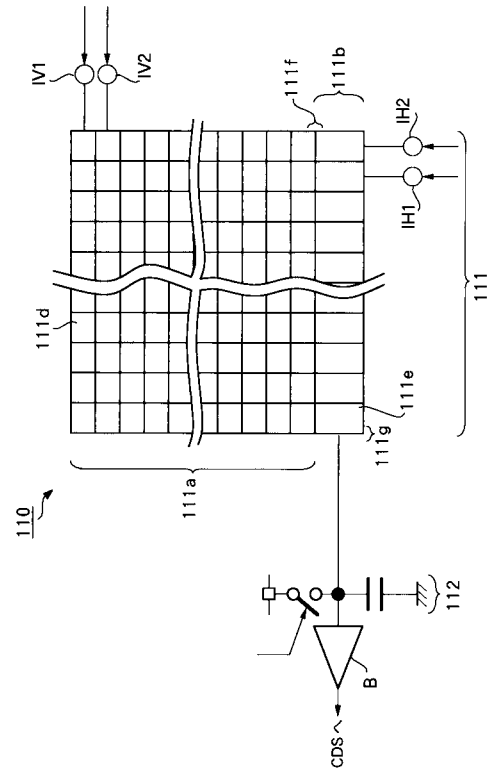
20

30

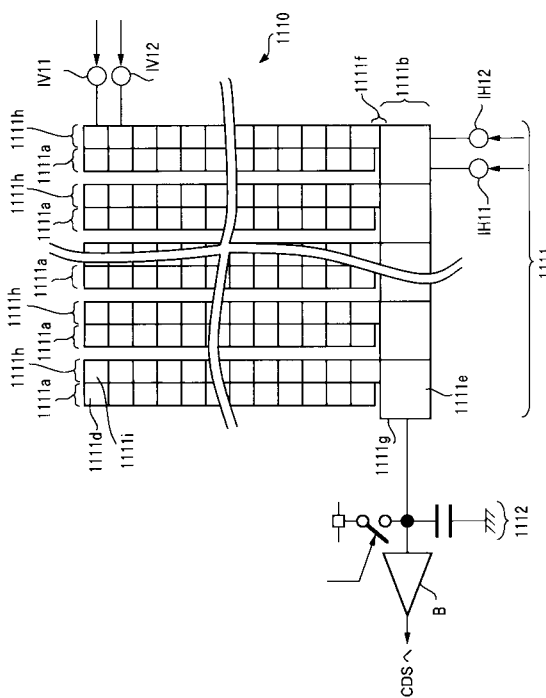
【図 1】



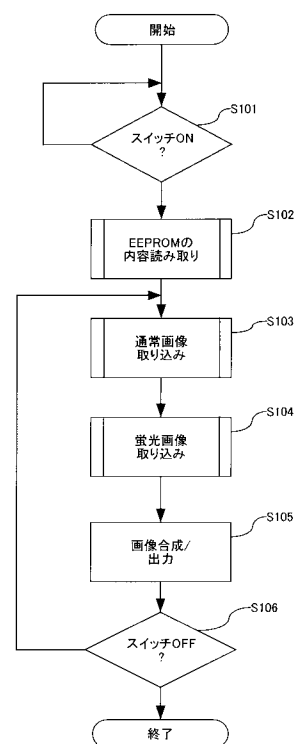
【図 2】



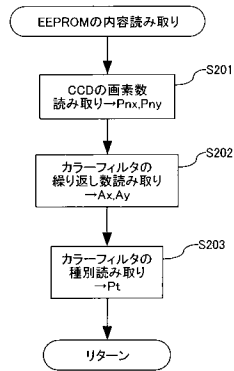
【図 3】



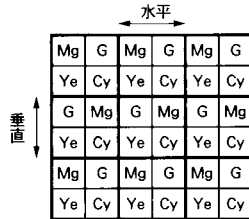
【図 4】



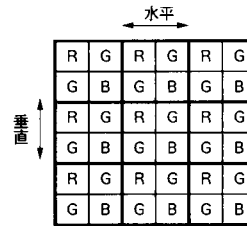
【図 5】



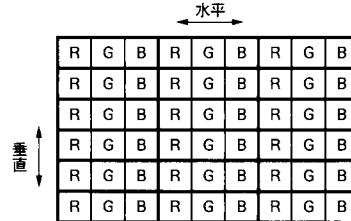
【図 6】



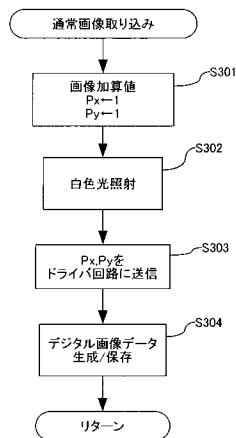
【図 7】



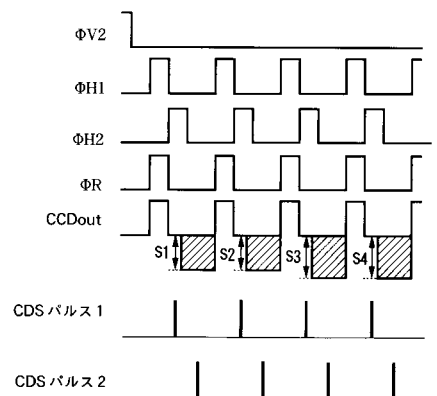
【図 8】



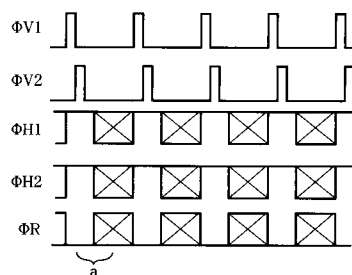
【図 9】



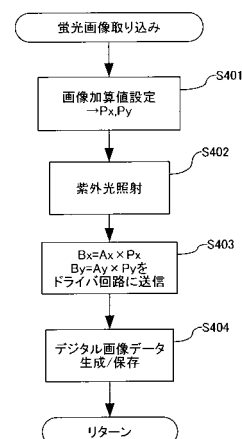
【図 11】



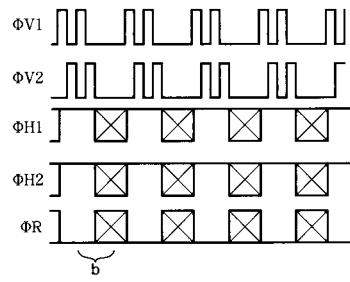
【図 10】



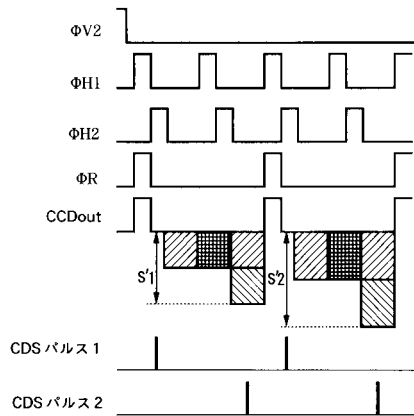
【図 12】



【 図 1 3 】



【 図 1 4 】



专利名称(译)	自发荧光内窥镜设备		
公开(公告)号	JP2004298404A	公开(公告)日	2004-10-28
申请号	JP2003094997	申请日	2003-03-31
[标]申请(专利权)人(译)	旭光学工业株式会社		
申请(专利权)人(译)	宾得株式会社		
[标]发明人	谷信博		
发明人	谷 信博		
IPC分类号	A61B1/00 A61B1/04		
FI分类号	A61B1/00.300.D A61B1/04.372 A61B1/00.511 A61B1/00.550 A61B1/04.531 A61B1/045.611 A61B1/05		
F-TERM分类号	4C061/BB02 4C061/CC06 4C061/LL02 4C061/MM05 4C061/NN01 4C061/SS05 4C061/SS10 4C061/TT01 4C061/WW17 4C161/BB02 4C161/CC06 4C161/LL02 4C161/MM05 4C161/NN01 4C161/SS05 4C161/SS10 4C161/TT01 4C161/WW17		
外部链接	Espacenet		

摘要(译)

解决的问题：提供一种自发荧光内窥镜装置，其能够在不使用图像增强器的情况下同时观察正常观察图像和荧光图像并且进一步获得具有高动态范围的荧光图像。 解决方案：控制装置具有控制装置，该控制装置用于控制图像拾取装置，以在照射激发光时垂直和/或水平地增加在彼此相邻的多个光接收单元中累积的电荷。 通过采用其中被添加了电荷的光接收单元的数量是用于计算一个彩色像素的光接收单元的数量整数倍的配置解决了上述问题。 [选择图]图14

